

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 4 月 28 日 (28.04.2005)

PCT

(10) 国際公開番号
WO 2005/038675 A1

(51) 国際特許分類⁷: G06F 17/50
(21) 国際出願番号: PCT/JP2004/015045
(22) 国際出願日: 2004 年 10 月 13 日 (13.10.2004)
(25) 国際出願の言語: 日本語
(26) 国際公開の言語: 日本語
(30) 優先権データ:
特願 2003-354607
2003 年 10 月 15 日 (15.10.2003) JP

(71) 出願人 (米国を除く全ての指定国について): 株式会社
図研 (ZUKEN INC.) [JP/JP]; 〒2248585 神奈川県横
浜市都筑区荏田東二丁目 2 番 1 号 Kanagawa (JP).

(72) 発明者; および

(75) 発明者/出願人 (米国についてのみ): 稲石 浩道
(INAISHI, Hiromichi) [JP/JP]; 〒2248585 神奈川県横

浜市都筑区荏田東二丁目 2 番 1 号 株式会社図
研内 Kanagawa (JP). 田中 裕之 (TANAKA, Hiroyuki)
[JP/JP]; 〒2248585 神奈川県横浜市都筑区荏田東二丁
目 2 番 1 号 株式会社図研内 Kanagawa (JP). 福岡 啓
介 (FUKUOKA, Kelsuke) [JP/JP]; 〒2248585 神奈川県
横浜市都筑区荏田東二丁目 2 番 1 号 株式会社図研
内 Kanagawa (JP). 山脇 正浩 (YAMAWAKI, Masahiro)
[JP/JP]; 〒2248585 神奈川県横浜市都筑区荏田東二
丁目 2 番 1 号 株式会社図研内 Kanagawa (JP). 安次
嶺 麻子 (AJIMINE, Asako) [JP/JP]; 〒2248585 神奈川
県横浜市都筑区荏田東二丁目 2 番 1 号 株式会

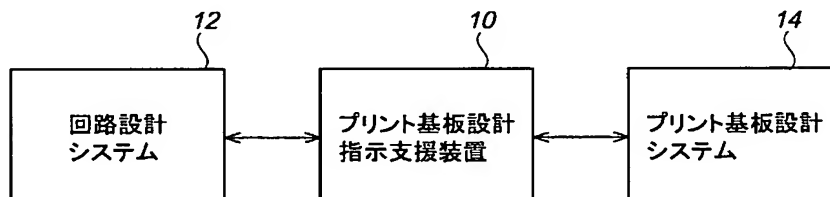
(74) 代理人: 上島 淳一 (UESHIMA, Junichi); 〒1710021 東
京都豊島区西池袋 1-5-1 1-4 0 4 Tokyo (JP).

(81) 指定国 (表示のない限り、全ての種類の国内保護が
可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,
BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM,
DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU,

[続葉有]

(54) Title: PRINTED CIRCUIT BOARD DESIGN INSTRUCTION SUPPORT METHOD AND DEVICE

(54) 発明の名称: プリント基板設計指示支援方法およびその装置



12... CIRCUIT DESIGN SYSTEM

10... PRINTED CIRCUIT BOARD DESIGN INSTRUCTION SUPPORT DEVICE

14... PRINTED CIRCUIT BOARD DESIGN SYSTEM

(57) Abstract: There are provided a printed circuit board design instruction support method between a circuit design and a printed circuit board design, a printed circuit board design instruction support device between a circuit design and a printed circuit board design, a Web system, a program, and a computer-readable recording medium which improve the work efficiency of the printed circuit board designing and the quality of the printed circuit board design. By selecting a circuit part to which the design rule is applied, a circuit diagram and a portion-to-be-checked on the printed circuit board are simultaneously displayed by cooperation between the circuit design system and the printed circuit board design system, thereby reducing the time and labor required for check.

(57) 要約: プリント基板設計作業効率の向上ならびにプリント基板設計品質の向上に資する回路設計とプリント基板設計間におけるプリント基板設計指示支援方法、回路設計とプリント基板設計間におけるプリント基板設計指示支援装置、Webシステム、プログラムおよびコンピューター読み取り可能な記録媒体を提供するものであり、設計ルールが適用される回路部品を選択すれば、回路設計システムとプリント基板設計システムとの連携により、回路図とプリント基板上のチェック対象部分とを同時に表示して、チェック時間の短縮と手間を低減するようにした。

WO 2005/038675 A1



ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書

- (84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE,

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。